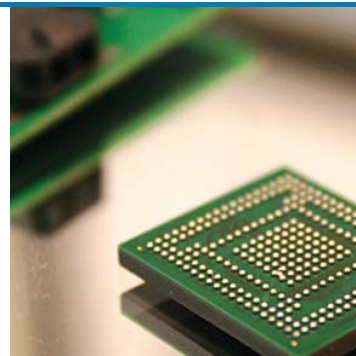


主办单位



香港应用科技研究院有限公司

## 数字电视芯片设计技术研讨会

日期 : 2007 年 2 月 8 日 (星期四)  
时间 : 上午 9 时 30 分至下午 5 时正  
地点 : 四川成都 世代锦江商务酒店

### 简介

数字电视是当前最为热门的技术话题之一。随着新标准和协议的推出、软件和硬件技术的进步，人们对于数字电视的期望也在不断地提升。从有线电视网络传输、卫星传输到地面广播、移动手持设备接收；从标准清晰度到高清晰度画质；从传统 CRT 电视到高对比度 LCD 电视等，无不体现科技进步的划时代意义。

作为数字电视以及其他新技术实现的基石，芯片设计技术的发展无疑是关键和推动的力量源泉。数字电视的相关芯片设计涵盖广阔并且繁杂的关键技术，包括新的视频压缩及解压缩标准，如 H.264/AVS 的实现、新的基带传输标准、纳米级芯片技术，低功耗设计以及复杂系统芯片设计等等。

我们将于是次研讨会向大家介绍香港应用科技研究院有限公司（应科院）在数字电视的相关芯片关键技术的研究成果；并介绍我们如何理解和推动相关的新标准。应科院希望可以借此为契机，加深与业界的相互了解，共同推动数字电视相关芯片的产业化。



议程

09:15 – 09:30	<b>登记</b>
09:30 – 09:45	<p><b>开幕致词</b> 讲者: 应科院集成电路群组副总裁招炳耀先生</p> <ul style="list-style-type: none"> <li>• 简要介绍应科院、应科院芯片设计部门的架构研究方向及项目进展状况。</li> </ul>
09:45 – 10:15	<p><b>应科院 H.264/AVS 先进视频压缩标准的芯片实现</b> 讲者: 应科院集成电路群组算法部门经理王曜博士</p> <ul style="list-style-type: none"> <li>• 介绍应科院在 H.264/AVS 视频压缩算法的研究成果, 着重介绍针对数字电视高清解码应用的硬件架构设计、算法以及硬件仿真技术。</li> </ul>
10:15 – 10:45	<p><b>应科院音频技术和解决方案</b> 讲者: 应科院企业与消费电子群组</p> <ul style="list-style-type: none"> <li>• 介绍应科院在嵌入式系统中的音频解决方案。</li> </ul>
10:45 – 11:00	<b>茶歇</b>
11:00 – 12:00	<p><b>应科院中国 DMB 数字电视地面标准的研究</b> 讲者: 应科院集成电路群组通讯 IC 设计经理张冠邦博士</p> <ul style="list-style-type: none"> <li>• 介绍 GB20600-2006 DMB-TH 数字电视广播标准、描述它与欧洲的 DVB 数字电视标准的主要分别: PN 帧头、在应科院开发的数字电视接收器的架构及里面各 IP 模块的主要功能。</li> </ul>
12:00 – 13:30	<b>自助午餐</b>
13:30 – 14:15	<p><b>Tensilica 平台支持复杂多媒体 SoC 设计</b> 讲者: Tensilica 亚太区总监黄启弘先生</p> <ul style="list-style-type: none"> <li>• 简要介绍Tensilica公司; 描述基於Tensilica Diamond Core设计的高性能RISC+DSP架构平台, 包括为H.264 新研发的Diamond Core架构及主要功能。</li> </ul>
14:15 – 15:00	<p><b>应科院数字芯片验证(Verification)方法和流程</b> 讲者: 应科院集成电路群组数字芯片设计首席工程师赵京雄先生</p> <ul style="list-style-type: none"> <li>• 成功的芯片设计源于精益求精的设计初期规划和优良的前端设计; 介绍数字芯片验证(Verification)的技术挑战和最新的技术趋势。</li> </ul>
15:00 – 15:15	<b>茶歇</b>
15:15- 16:00	<p><b>数模混合芯片设计技术</b> 讲者: IPGoal 登巔微电子总经理邹铮贤</p> <ul style="list-style-type: none"> <li>• 介绍先进数模混合设计技术挑战及 IPGoal 的数模混合设计成果。</li> </ul>
16:00 – 16:45	<p><b>应科院高动态范围 LED 液晶显示技术</b> 讲者: 应科院材料与封装技术群组系统高级经理蔡振荣博士</p> <ul style="list-style-type: none"> <li>• 介绍应科院所发展以主动式及动态方式最优化驱动的 LED 背光源模块。此项技术结合了影像优化处理技术, 依影像讯号特征结合 LED 背光源模块, 以进行 RGB 亮度调变及液晶面板优化补偿调变驱动。</li> </ul>
16:45 – 17:00	<b>问答环节</b>



## 香港应用科技研究院有限公司简介

香港特别行政区政府于二零零一年成立香港应用科技研究院有限公司（简称「应科院」），期望透过卓越的应用研究来为香港建立未来发展所需要的稳固产业科技基础。二零零六年四月，创新科技署成立香港资讯及通讯技术研发中心，旨在推行一个崭新的创新及科技发展策略。应科院获委派承办研发中心，以共同进行高质素的研发工作，积极地把科技成果转移给产业界，同时培养优秀的科技人才，并整合业界及学术界等各方面的科研资源，从而为香港的竞争力带来不断向上提升的动力。作为香港的应用科技研发中心，应科院旨在专注地提供世界级的创新技术。目前我们的研发项目主要集中于四个互相关连的技术范畴，包括集成电路设计、通讯技术、企业与消费电子和材料与封装技术。

我们的未来发展方向是要建立出色的科研队伍，透过他们进行以顾客为导向的世界级研发活动，务求持续地创造大量可转移到业界的知识财产，从而缔造实质的经济效益。我们的目标不只是一定要成为大中华地区的杰出科研机构，还要把应科院塑造成为一个真正具有策略价值的科技资产，持续产出策略性的科技，不断的为香港未来的发展做出卓越的贡献。（[www.astri.org](http://www.astri.org)）

## 登记表

请填妥以下表格并电邮：[sidarlai@astri.org](mailto:sidarlai@astri.org) 或传真到（852）3406 2801。

公司名称 \_\_\_\_\_  
 地址 \_\_\_\_\_  
 联络人 \_\_\_\_\_ 职衔 \_\_\_\_\_  
 电话 \_\_\_\_\_ 传真 \_\_\_\_\_ 电邮 \_\_\_\_\_

参加者	职衔	电邮	联络电话

报名或查询: 请联络黎小姐 (电邮: [sidarlai@astri.org](mailto:sidarlai@astri.org) • 电话: (852) 3406 2799)



## 世代锦江商务酒店地图



地址：中国成都滨江路六号

电话：(86-28) 8609 0888

网址：[www.jjgchotel.com](http://www.jjgchotel.com)